

CMS ICE5 使用手册

V1.4

(使用前请阅读第二页的注意事项)

注意

使用手册中所出现的说明在出版当时相信是正确的，然而中微公司对于说明书的使用不负任何责任。文中提到的应用目的仅仅是用来说明，中微公司不保证或表示这些没有进一步修改的应用是适当的，也不推荐它的产品使用在会由于故障或其他原因可能会造成人身危害的应用。中微公司产品不授权使用于救生、维生器件等系统中作为元件。中微公司拥有不事先通知而修改产品的权利，对于最新的资讯，请参考我们的网址

<http://www.mcu.com.cn>

使用注意事项

- 1、在使用C语言开发程序时，软件路径以及工程路径(包括工程名)不能有任何中文字符。
- 2、首次运行软件请先注册软件以获得更高的编译效率，注册方式：单击软件菜单项“帮助”-“一键注册软件”，然后等待软件自动注册完成，注册过程中请不要对电脑有任何操作，否则可能导致注册失败。
- 3、本手册包含软件以及硬件两个主要部分：硬件部分为CMS ICE5调试工具，软件部分为CMS IDE集成开发环境

1. 概述	1
2. 仿真器硬件	2
2.1 硬件说明	2
2.2 典型的在线编程连接方式	3
2.3 烧写管脚做其它用途时的连接方式	5
3. 仿真器软件	6
3.1 软件安装	6
3.2 仿真软件界面说明	7
3.3 快速开始	8
3.4 菜单说明	9
4. 程序调试	14
4.1 定义	14
4.1.1 寄存器定义	14
4.1.2 常数定义	14
4.1.3 位定义	14
4.1.4 地址定义	15
4.2 数字	16
4.2.1 十六进制	16
4.2.2 十进制	16
4.2.3 二进制	16
4.3 宏定义	17
4.4 条件编译	18
5. 指令	20
5.1 伪指令	20
5.2 指令表	22

1. 概述

CMS ICE5 是中微半导体有限公司开发的用来对中微单片机进行仿真的工具。其主要特点如下：

硬件

- 外观小巧，便于携带和存放
- 经由 USB 接口与电脑连接，采用 USB 自带协议，无需安装其它 USB 驱动
- 使用“在线仿真”模式，仿真时需要连接芯片管脚，仿真结果就是芯片运行的结果，可以仿真触摸按键等微量变化的功能

软件

- 可视化窗体结构，友好的操作界面
- 需要建立工程文件编译，方便程序的管理
- 语法着色及自动缩进风格使编辑操作更加简单
- 直接生成包含配置选项的烧录文件（.cmx），生产时无需重复设置

编程

- 共 68 条指令结构，所有指令为 1-2 个指令周期
- 支持头文件定义(.H 文件)，支持 INCLUDE 文件功能，支持宏定义等功能
- 可自动分配寄存器(定义时用 “?” 来代替地址)
- 支持二种位定义
- 部分芯片支持 C 语言仿真

关于生成烧写文件的说明

- 仿真软件生成的“.cmx”文件保存了 ROM 数据、芯片型号跟 Config 选项，烧写软件可直接打开该文件进行烧录。

2. 仿真器硬件

2.1 硬件说明

CMS ICE5的硬件外观如下图：



说明：

MINI USB接口：通过MINI 接口的USB线连接到电脑；

退出仿真按键：在仿真状态时，按下按键，仿真器退出仿真态；

电源指示灯：该指示灯为绿色，当仿真器通电时，指示灯常亮；

连接指示灯：该指示灯为蓝色，当仿真器连接到电脑时，指示灯常亮，在连接的过程中指示灯闪烁；

状态指示灯：该指示灯为红绿双色灯，在下载程序的过程中，绿灯闪烁，下载完成后绿灯常亮；执行连续运行时红灯常亮，在执行单步命令时红灯闪烁一次。

5线仿真接口：通过排线连接至芯片，5根线的功能从上（有个箭头标记）到下依次为：VDD、GND、VPP、DAT、CLK。

2.2 典型的在线编程连接方式

一般情况下，在使用CMS ICE5进行在线编程时，只需要将5跟编程线连接至芯片，而不用增加任何其它元件(在VPP口靠近芯片的地方放置一个104电容，有助于提高仿真/烧写的稳定性)，如图2-1、图2-2以及图2-3所示：

图2-1 CMS89系列MCU在线仿真连接图

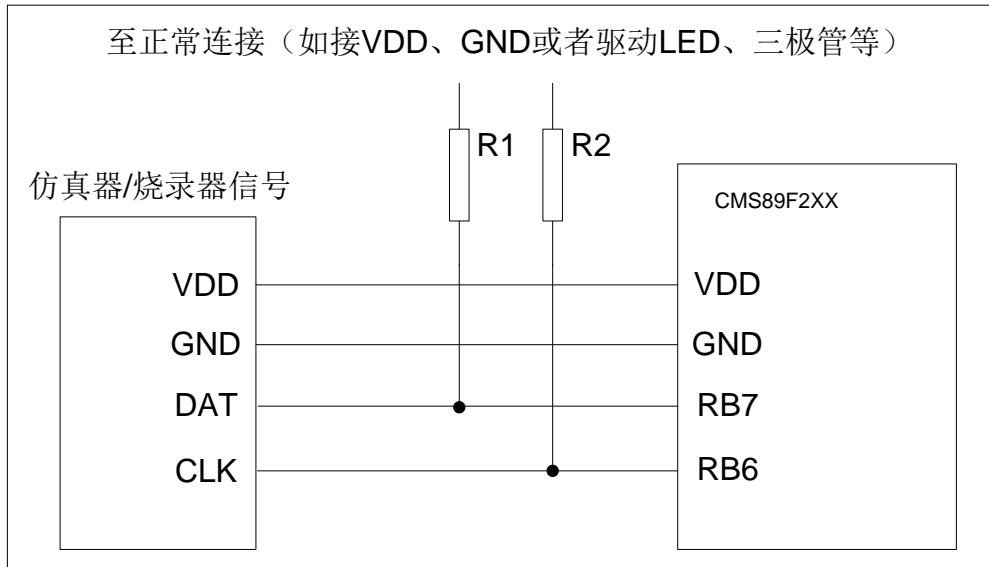


图2-2 CMS69F628B/638B/639B等型号在线仿真连接图

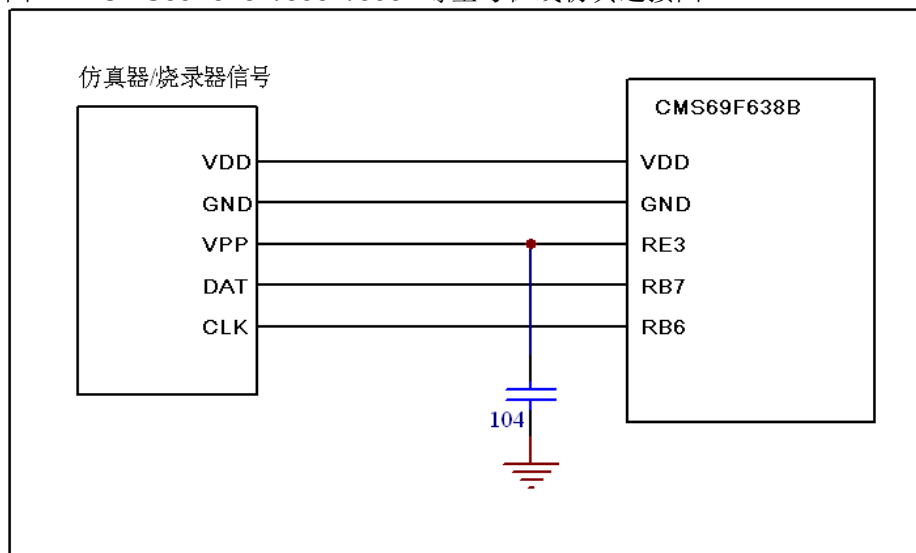
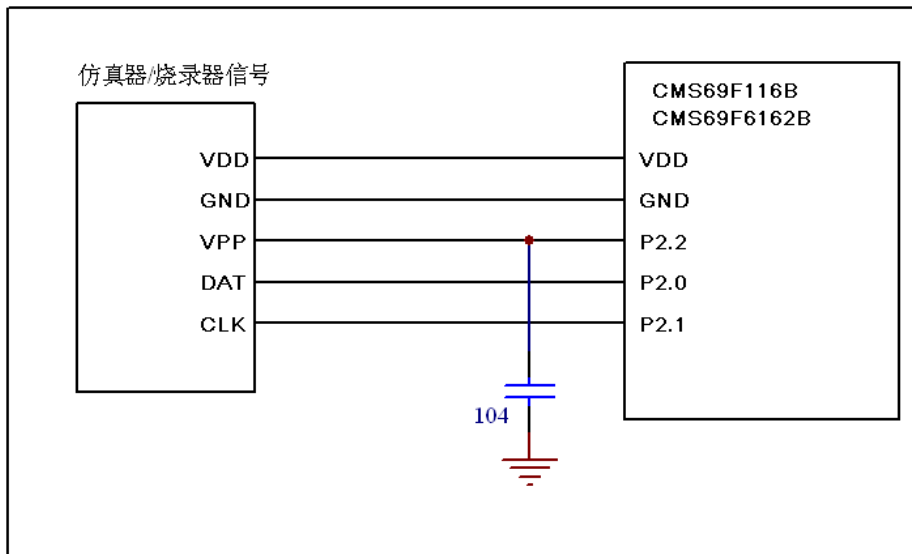


图2-3 CMS69F113B/116B、CMS69F6162B等型号在线仿真连接图



注：在VPP口增加一个104电容有助于提高仿真/烧写稳定性，避免高压损坏VPP口。

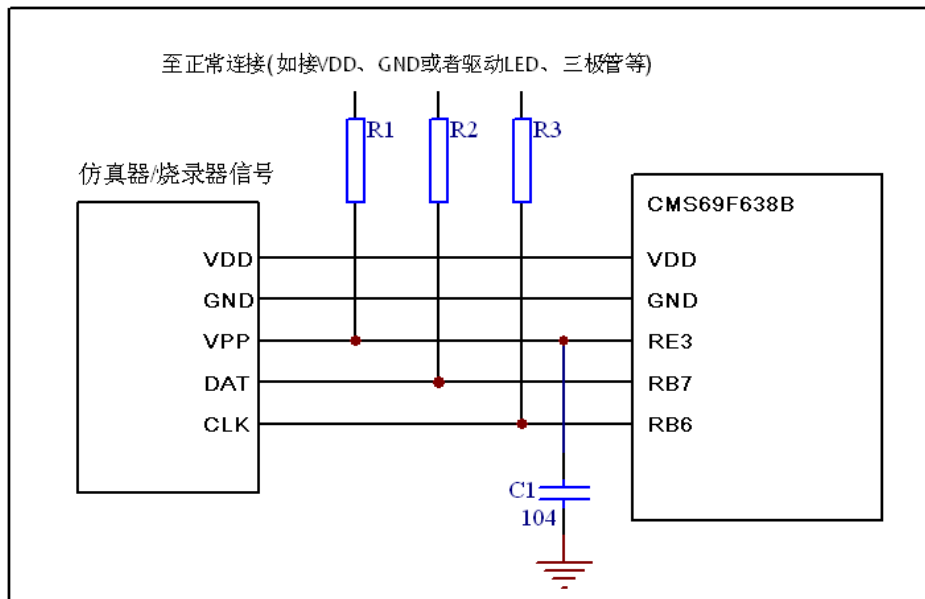


2.3 烧写管脚做其它用途时的连接方式

如果在应用中将DAT、CLK、VPP用作其它用途，那么需要在这些口线和相应的电路之间进行电气隔离。常用的方法是：

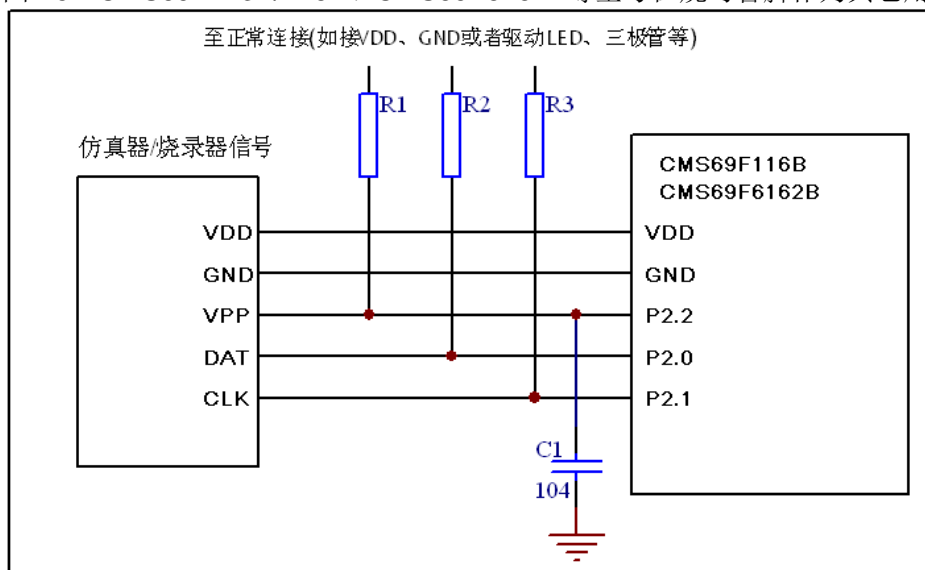
- DAT、CLK口线上串联一个大于4.7K的电阻。
- DAT、CLK口线上不能有大于100PF的电容。
- VPP口线上串联一个大于47K的电阻。
- 如果仿真器和芯片间的连线比较长，可以在VPP管脚上,靠近芯片的地方，加一个对地的电容，建议参数为104。

图2-4 CMS69F628B/638B/639B等型号在烧写管脚作为其它用途时的连接图



建议参数：R1 \geq 47K，R2 \geq 4.7K，R3 \geq 4.7K，C1=104。

图2-5 CMS69F113B/116B、CMS69F6162B等型号在烧写管脚作为其它用途时的连接图



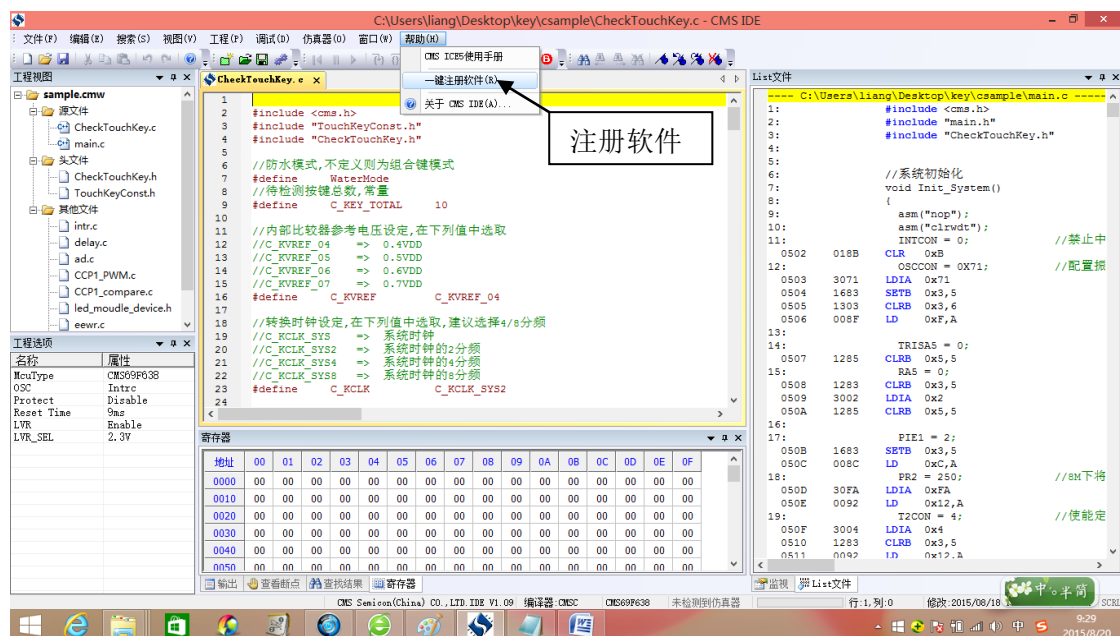
建议参数：R1 \geq 47K，R2 \geq 4.7K，R3 \geq 4.7K，C1=104。

3. 仿真器软件

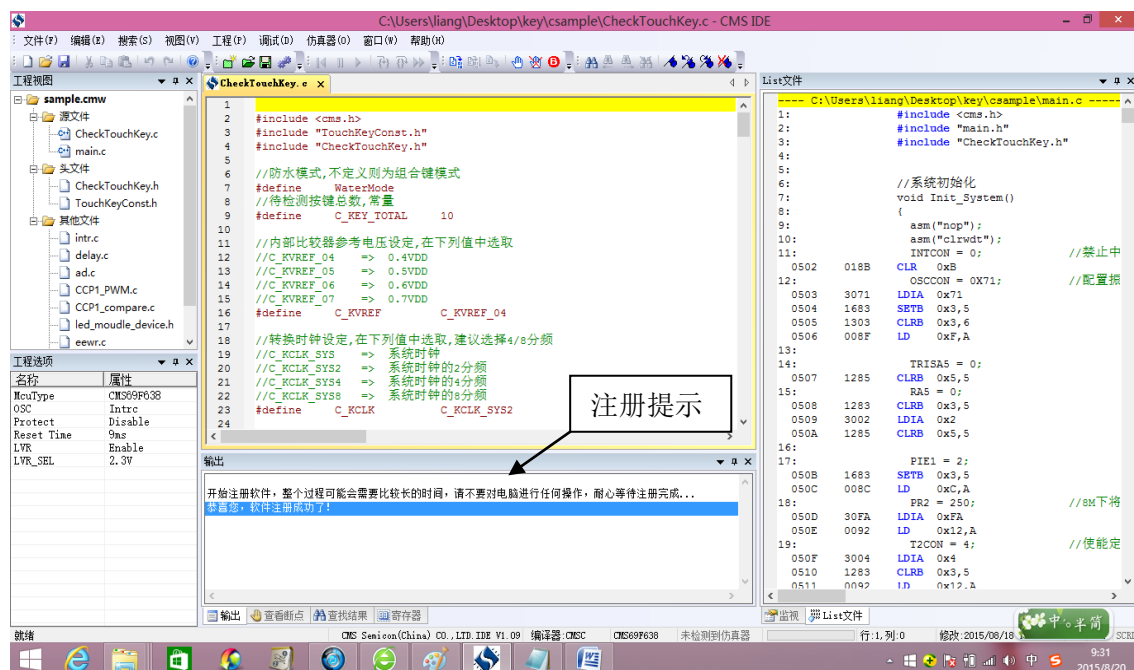
3.1 软件安装

CMS IDE 软件提供绿色免安装版本，下载最新的 CMS IDE 压缩包，解压后直接运行 CMS IDE.exe 即可。
为了更好的支持 C 语言开发平台，软件路径请不要有任何中文字符。

首次运行软件请先注册软件以获得更高的编译效率，注册方式：单击软件菜单项“帮助”-“一键注册软件”，然后等待软件自动注册完成。如下图所示：

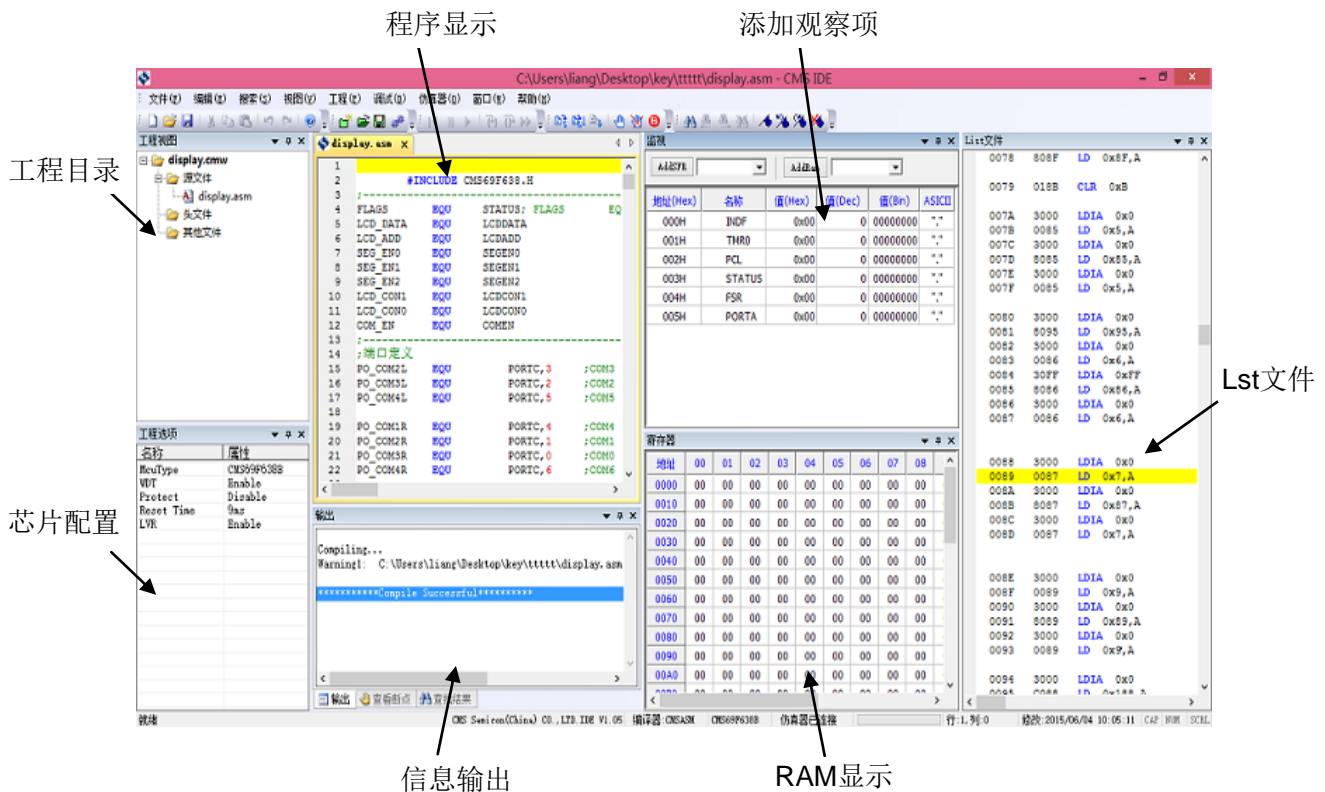


注册过程中请不要对电脑有任何操作，软件注册成功后，会在“输出窗口”做出相应的提示：



3.2 仿真软件界面说明

图3.1 仿真软件界面图



界面说明:

工程目录: 显示当前工程所包含的文件，其中源程序文件放在目录“源文件”里面，头文件(.H、.INC)放在目录“头文件”里面，其它文件放在目录“其他文件”里面。

芯片配置: 显示当前所选择的芯片型号及 Config 配置。

程序显示: 显示程序内容，双击工程目录中的文件名，可直接打开该文件，并在该窗口显示。

添加观察项: 显示用户定义的观察项，包括系统寄存器可用用户定义寄存器。

Lst 文件: 显示编译完成后的 lst 文件，可查看机器码及程序所存放的 ROM、RAM 地址。

信息输出: 显示操作结果，包括 USB 连接、编译结果等内容。

RAM 显示: 显示所有 RAM 值。



3.3 快速开始

步骤 1：建立工程并添加文件

- 点击菜单中的“工程”选项并选择“新建工程”命令
- 输入工程名和工程路径，
- 选择芯片型号及 Config 配置
- 点击菜单中的“工程”选项并选择“添加文件至工程”命令
- 将需要的文件依次添加到工程中
- 注意:使用 C 语言开发平台时，整个工程路径(包括工程名)请不要包含中文

步骤 2：设置编译语言及供电方式

- 点击菜单中的“工程”选项并选择“选择编程语言”命令，选择汇编(ASM)语言或 C 语言
- 点击菜单中的“调试”选项并选择“选择电源”命令，选择内部电源或者外部电源

步骤 3：编译调试

- 点击菜单中的“工程”选项并选择“编译”命令
- 当编译完成时，观察信息输出窗口显示编译成功(Compile Successful)或者编译失败(Compile Failed)
- 如果编译失败，双击失败语句，查找失败原因并修正错误，直至编译成功
- 点击菜单中的“工程”选项并选择“编译并下载”或者选择“下载到仿真器”命令，将代码下载至芯片，开始仿真
- 点击菜单中的“调试”选项并选择相应的命令，如“运行”、“单步”、“复位”等命令进行调试

3.4 菜单说明

文件 (F)

文件 | 新建

新建一个空白文件

文件 | 打开

打开一个用户文件，进行编辑

文件 | 关闭

关闭当前焦点文件

文件 | 保存

保存当前焦点文件

文件 | 文件另存为

重新保存文件为其他文件，原来文件不变

文件 | 最近打开文档

这里保存用户最近打开的 5 个文件列表

文件 | 最近打开工程

这里保存用户最近打开的 5 个工程列表

文件 | 退出

关闭仿真软件

编辑 (E)

编辑 | 撤销

取消上一次操作

编辑 | 重做

恢复被取消的操作

编辑 | 剪切

删除选定的文本，删除内容赋值到剪贴板上

编辑 | 复制

将选定的内容，复制到剪贴板上

编辑 | 粘贴

将剪贴板上内容插入光标位置

编辑 | 改为大写

将所选字符串中的所有小写字母改为大写

编辑 | 改为小写

将所选字符串中的所有大写字母改为小写

编辑 | 转到行

弹出跳转到活动文档指定行对话框，将光标移动到指定行

编辑 | 全选

选定当前窗口所有内容

编辑 | 清除

删除选定文本，若未选择文本则删除光标下一字符

搜索 (S)

搜索 | 查找

弹出多文件查找对话框，可选择在“当前文件”、“所有打开文件”、“当前打开工程”或者“List 文件”中查找

搜索 | 查找下一个

查找字符串的下一次出现位置

搜索 | 查找上一个

查找字符串的上一次出现位置

搜索 | 清除查找结果

查找结束后，清除查找结果显示框所有信息

搜索 | 替换

在当前窗口文件查找字符，并替换成指定字符

搜索 | 增加/删除书签

在活动文档当前行增加或者删除书签

搜索 | 上一书签

在活动文档查找上一书签位置

搜索 | 下一书签

在活动文档查找下一书签位置

搜索 | 清除所有书签

清除活动文档所有书签

工程 (P)

工程 | 新建工程

建立一个新的工程

工程 | 打开工程

打开一个已经存在的工程

工程 | 保存工程

保存当前打开的工程

工程 | 关闭工程

关闭当前打开的工程

工程 | 工程另存为

保存当前工程的一个副本

工程 | 添加文件至工程

添加一个已经存在的文件至当前工程中

工程 | 最近打开工程

这里保存用户最近打开的 5 个工程列表

工程 | 编译

编译当前打开的工程并保存，如果有错误，系统会提示错误所在位置

工程 | 编译并下载

编译当前打开的工程并保存，如果有错误，系统会提示错误所在位置，如果没有错误，系统会将代码下载到仿真器

工程 | 下载到仿真器

将编译完成的代码下载到仿真器

工程 | 选择编程语言

选择编程语言，汇编语言或者 C 语言

调试 (D)

调试 | 复位

终止调试过程，程序将被复位

调试 | 暂停

暂停正在全速运行的程序

调试 | 运行

运行程序，如果程序运行到断点位置，将自动停止运行

调试 | 单步运行

单步执行程序的一步，观察程序运行状态

调试 | 单步运行(越过子程序)

跳过子程序单步执行程序，观察程序运行状态

调试 | 忽略断点运行

全速执行程序且不响应断点

调试 | 设置/取消断点

将光标所在行设为断点，如果该行已经是断点，则取消该断点

调试 | 清除所有断点

清除程序中所有断点

调试 | 查看所有断点

输出所有断点信息至“查看断点”窗口，并激活该窗口

调试 | 选择电源

选择仿真目标板供电方式，仿真器内部供电或者外部供电

视图 (W)

视图 | 工具栏 | XXX

显示/隐藏指定工具栏或窗口，包括调试、组建、List 文件、输出等窗口

视图 | 状态栏

显示/隐藏状态栏

视图 | 应用程序外观

设置软件界面风格，包括 Window XP、Office、Visual Studio 等多种样式供选择

视图 | 增大字号

将软件显示字号放大一级

视图 | 缩小字号

将软件显示字号缩小一级

视图 | 默认字号

将软件显示字号恢复为正常状态

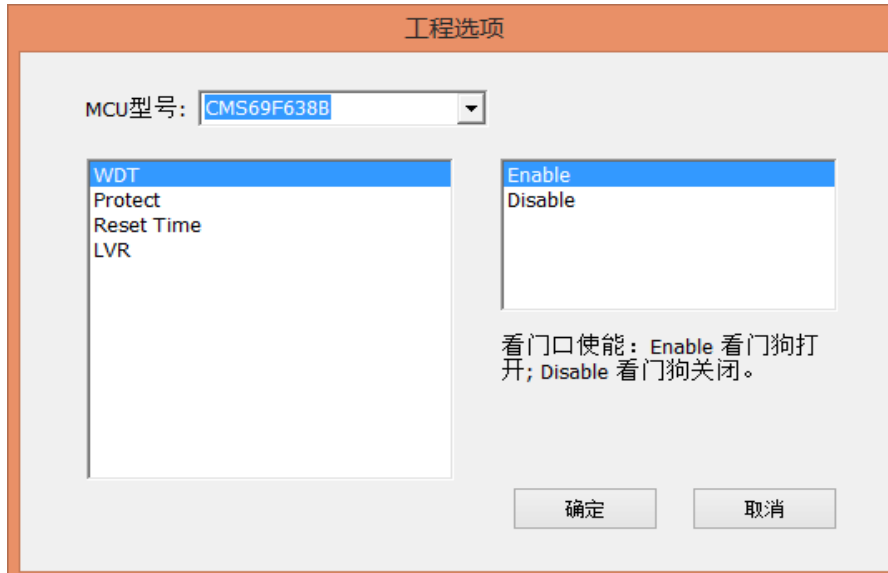
视图 | 设置字体

弹出字体设置对话框，供用户设置软件文档显示字体

仿真器 (O)

仿真器 | 仿真器设置

打开仿真器设置对话框进行 Config 设置



常用选项说明:

MCU 型号: 仿真器所仿真的芯片型号选择

WDT: 看门口使能: **Enable** 看门狗打开; **Disable** 看门狗关闭。

Protect: 芯片加密选择: **Disable** 不加密; **Enable** 加密。

Reset Time: 复位时间选择, 表示芯片的起振时间。

LVR: 低压侦测使能选择: **Enable** 打开低压侦测, 复位口可作为普通输入口;

Disable 关闭低压侦测, 复位口在低电平的时候芯片复位。

LVR_SEL: LVR 电压选择。

RES_OUT: 复位口开漏输出功能选择。

窗口 (W)

窗口 | 关闭所有

关闭所有打开的文档窗口

窗口 | 窗口...

弹出选择窗口对话框, 执行激活、保存、关闭等一系列处理

工具 (T)

工具 | CTouch Workspace

运行 CTouch.exe 触摸按键程序生成软件, 联合开发触摸程序

工具 | CTouch Tool

运行 CTouch Tool.exe 触摸按键实时波形监视工具

帮助 (H)

帮助 | CMS ICE5 使用手册

打开《CMS ICE5 使用手册》(需安装了 PDF 浏览器)

帮助 | CMS C 程序设计指南

打开《CMS C 程序设计指南》(需安装了 PDF 浏览器)

帮助 | 一键注册软件

注册 CMS IDE 软件，注册后 C 语言编译效率可提高约 40%

帮助 | 关于 CMS IDE

打开关于 CMS IDE 对话框

4. 程序调试

4.1 定义

CMS IDE 编程定义包括：

- 寄存器（RAM）定义
- 常数定义
- 位（BIT）定义
- 地址（ROM）定义

标签符号只能由字母、数字、下划线组成且第一个字符不能是数字，标签定义不能重复。

4.1.1 寄存器定义

寄存器包含专用寄存器和通用寄存器。专用寄存器的定义必须使用关键字“EQU”，并指明地址，如：

```
IAR      EQU    00H
PORTA    EQU    05H
```

请在源程序中尽量用 CMS IDE 标准头文件定义的寄存器符号。一来这些被定义的寄存器符号和芯片数据手册上的描述一一对应，理解起来即直观又容易；二来如果用你自己定义符号就缺乏一个大家能一起交流的标准平台，其他人要解读你的代码时将费时费力。

如果全部使用标准头文件定义，用户可在程序中用“#INCLUDE”来载入头文件，如：

```
#INCLUDE CMS69F638.H
```

通用寄存器的定义必须使用关键字“EQU”，可以自己指明地址或者由系统自动分配地址。例如：

- 用户指定地址： WORK EQU 30H
- 系统自动分配地址： WORK EQU ?

4.1.2 常数定义

常数定义必须使用关键字“EQU”或者“DEF”。例如定义常数 NUMBER，其值为 50H：

```
NUMBER   EQU   50H
NUMBER   DEF   50H
```

4.1.3 位定义

位定义有 2 种定义方式：

1：只定义位，不定义地址，如：

```
BIT0   EQU   0
```

程序中使用 BIT0 这个位时，可以用以下语句：

```
CLRB   30H,BIT0        ;表示将 30H 地址的第 0 位置“0”
SZB   50H,BIT0        ;判断 50H 地址的第 0 位，为“0”间跳
```

2：直接定义某寄存器的某一位，如：

BIT0 EQU 30H,0

程序使用时，可以使用以下语句：

CLRB BIT0 ;表示将 30H 地址的第 0 位置 “0”

SZB BIT0 ;判断 30H 地址的第 0 位，为 “0” 间跳

4.1.4 地址定义

地址定义必须是单独的一行，标签后面可以加 “:”。如

START

或 START:

程序使用时，可以直接调用该标签，如：

JP START ;跳转至 START 定义的地址

CALL START ;调用 START 子程序

如果程序中需要用到所定义地址的高位或低位，比如在使用表格命令时，需要将地址高位赋给表格高位寄存器，将低位地址赋给表格低位寄存器，此时可以再定义的地址后增加 “\$H” 表示该地址的高位，在地址后增加 “\$L” 表示该地址的低 8 位，以下程序表示了如何使用定义表格的高位和低位：

TABLE_SEG:			;定义表格标号，地址不确定
	DW	1234H	;表格第 1 行内容
	DW	5678H	;表格第 2 行内容
	...		;表格其它行
	...		
XXXX:			
	LDIA	TABLE_SEG\$H	;表格高位地址给 ACC
	LD	TABLE_SPH,A	;表格高位地址给高位指针 TABLE_SPH
	LDIA	TABLE_SEG\$L	;表格低位地址给 ACC
	LD	TABLE_SPL,A	;表格低位首地址给高位指针 TABLE_SPL
	LD	A,R01	;R01 表示需要调用表格第几行
	ADDR	TABLE_SPL	;实际需要的表格地址
	SZB	STATUS,C	;如果有进位，则高位地址加 1
	INCR	TABLE_SPH	
	TABLEA		;调表格指令
	LD	TEMPL,A	;把表格低位值赋给寄存器 TEMPL
	LD	A,TABLE_DATAH	
	LD	TEMPH,A	;把表格高位值赋给寄存器 TEMPH

4.2 数字

CMS IDE 可以识别十六进制，十进制、二进制 3 种格式的数字输入。在 CMS IDE 中，默认的数字格式为十进制，用户可以在数字后加“H”或在数字前面加“0x”用以区分其它格式。

4.2.1 十六进制

在 CMS IDE 中，十六进制的 10(十进制为 16)，可以写成 H ‘10’、10H 或 0x10。如以下语句：

```
LDIA    H ‘10’
```

```
LDIA    10H
```

```
LDIA    0x10
```

都表示的是将十六进制数“10”赋给累加器 A。

若所操作十六进制数最高位值大于 9，则必须在其前面加 0。如将十六进制数“A5”赋给累加器 A

错误的表示方法: LDIA A5H

正确的表示方法: LDIA 0A5H

4.2.2 十进制

在 CMS IDE 中，默认数字格式为十进制，十进制有 3 种表示方法：D ‘i’ 或者 .i 或者 i，如

```
LDIA    D ‘10’
```

```
LDIA    .10
```

```
LDIA    10
```

都表示将十进制数“10”赋给累加器 A

4.2.3 二进制

在 CMS IDE 中，二进制只有一种表示方法：B ‘i’ 如：

```
LDIA    B ‘00010000’
```

表示将二进制数“00010000”赋给累加器 A。

4.3 宏定义

CMS IDE 允许用户使用宏定义，宏定义是定义一个名称来代表一段指令，而在源程序中可以重复使用此名称以取代这段程序，也就是程序中所有用到此段程序的地方皆可用此名称代替之。在编译时，编译器会自动将每一个宏定义的名称用其所定义的程序来取代。

在源文件的任何地方皆可定义宏，只要调用此宏的地方是在宏定义之后即可。宏不能嵌套，即在宏定义中不能调用其它宏。

宏定义格式：

```
name  MACRO    temp1,temp2
      xxx
ENDM
```

name:表示定义的宏名称

MACRO:宏定义标号，有该标号才表示宏定义开始

temp1,temp2:宏参数，一个宏可以没有宏参数或者多个宏参数

xxx:宏内容

ENDM:宏结束

例：不带参数的宏

IO_CLR	MACRO		;定义一个名称为 IO_CLR 的宏
	CLR	PORTA	
	CLR	PORTB	;宏内容
	CLR	PORTC	
	ENDM		;宏结束
	...		
	...		
	IO_CLR		;程序中宏调用语句
	...		
	...		

例：带参数的宏

DELAY_M	MACRO	TEMP	;定义一个名称为 DELAY_M 的宏,带一个参数 TEMP
	SZDECR	TEMP	
	JP	\$-2	
	ENDM		
	...		
	LDIA	.10	
	LD	DELAY_TIME,A	
DELAY_M	DELAY_TIME		;程序中宏调用语句,把寄存器 DELAY_TIME 地址赋给宏参数
...			;TEMP

4.4 条件编译

CMS IDE 编译器允许使用类似于 C 语言的条件编译语法。在一般情况下，源程序中所有的行都参加编译，但如果希望对其中一部分内容只在满足一定条件下才进行编译，即对一部分内容指定编译条件，即可使用 CMS IDE 提供的条件编译伪指令达到预期的目的。

CMS IDE 提供以下几条条件编译伪指令：**#if**、**#ifdef**、**#ifndef**、**#else**、**#endif**、**#define**
一般语法格式有如下几种：

格式 1、

```
#ifdef lable  
Statements0  
#else  
Statements1  
#endif
```

编译说明：编译器检测标号 **lable** 是否已经用 **#define** 语句定义，若定义了则编译 **Statements0** 程序段，否则编译 **Statements1** 程序段，**#else** 为非必须段；

格式 2、

```
#ifndef lable  
Statements0  
#else  
Statements1  
#endif
```

编译说明：编译器检测标号 **lable** 是否已经用 **#define** 语句定义，若定义了则编译 **Statements1** 程序段，否则编译 **Statements0** 程序段，**#else** 为非必须段；

格式 3：

```
#if lable  
Statements0  
#else  
Statements1  
#endif
```

编译说明：编译器检测标号 **lable** 是否已经用 **#define** 语句定义，若定义为非 0 则编译 **Statements0** 程序段，若定义为 0 或未定义则编译 **Statements1** 程序段；另外 **lable** 标号可以用数字替换。

应用举例 1:

```
#define      Debug
#ifdef      Debug
Ram1      EQU      25H
Ram2      EQU      26H
#else
Ram1      EQU      30H
Ram2      EQU      31H
#endif
```

上面程序段因为定义了 debug 标号，所以编译结果 Ram1 和 Ram2 地址分配为 25H 和 26H;

应用举例 2:

```
#if      0
CLRWDT
#else
STOP
#endif
```

上面程序段因为#if 语句后面为 0，所以编译 STOP 指令，芯片进入休眠态;

5. 指令

5.1 伪指令

伪指令可以增加源程序的可读性和可维护性。

以下是 CMS IDE 所能识别的伪指令：

● # INCLUDE 或 INCLUDE

INCLUDE 伪指令的作用是把另外一个文件的内容全部包含复制到本伪指令所在的位置。被包含复制的文件可以是寄存器定义文件(“.H”文件)，也可以是原程序文件(“.asm”文件)。最经常被“INCLUDE”的文件是针对单片机内部特殊功能寄存器定义的包含头文件，在 CMS IDE 安装后它们全部放在安装目录下的“head”文件夹里，每一个型号的单片机都有一个对应的预定义包含头文件，扩展名是“.H”。

例如：

```
#INCLUDE    CMS69F6162.H
```

根据文件存放位置的不同，INCLUDE 伪指令有以下几种方式：

#INCLUDE CMS69P02D.H	表示在安装目录"HEAD"文件夹下的 CMS69P02D.H 文件
#INCLUDE <CMS69P02D.H>	表示在安装目录"HEAD"文件夹下的 CMS69P02D.H 文件
#INCLUDE "USER.ASM"	表示与当前文件在同个目录下的 USER.ASM 文件
#INCLUDE "D:\项目\USER.ASM"	表示在 D 盘项目文件夹里的 USER.ASM 文件

● EQU

EQU 顾名思义是“等于”的意思，是用一个符号名字替换其它数字变量，但它只能替换立即数。如果要替换一个符号名字，则此符号名必须事先用 **EQU** 伪指令已经定义替换了一个立即数。

例如：

```
WORK    EQU    30H        ;定义 WORK 符号替换立即数 30H
TEMP     EQU    WORK      ;符号名 TEMP 等于 WORK(如果 WORK 没有定义则会产生一个错误)
```

在编程模式中 **EQU** 被经常用于定义用户自己的变量，即用一个符号名代替一个固定的存储单元地址，上例中的 **WORK** 定义即属于此类。用 **EQU** 方式定义的符号在汇编后可以生成相关的调试信息，可以通过各种变量观察的方式显示此符号所代表的内存地址处的数据内容。要注意 **EQU** 伪指令本身并没有限定所定义的一定是一个变量地址，它只是一个简单的符号和数字替换而已，其意义必须和具体的指令结合才能确定，如下例中对符号 **WORK** 的理解。

WORK	EQU	30H	;符号名 WORK 等于 30H
LDIA		10H	;A=10H
LD		WORK,A	;把 A 的值送给变量 WORK, (30H 单元内容=10H)

● END

END 伪指令告诉汇编编译器编译工作到此为止，**END** 后面所有的信息，不管正确与否，一概不管。绝大多数情形下你的程序的最后一行应该是“**END**”。如果没有，编译器会默认你的程序最后一行为结束。

● DEF

DEF 伪指令可用来做常量的定义。用 EQU 定义的标号会占用 RAM 空间，而用 DEF 定义的标号不会占用 RAM 空间。如下例所示：

```
NUMBER1  DEF    20H    ;定义常量 NUMBER1 为 20H
LDIA     NUMBER1      ;把 20H 赋给 ACC
```

用 DEF 定义的常量不能作为 RAM 用，如以下语句是错误的：

```
LD       NUMBER,A     ;错误的语句，寄存器只能用 EQU 定义
```

● ORG

ORG 用以定义程序代码的起始地址，通过此伪指令你可以把程序定位到任何可用的程序空间，它实现的是程序代码绝对定位。

如例：

```
ORG      00H          ;定义复位入口地址，以下指令从地址 0x0000 开始
JP       START
ORG      01H          ;定义中断入口地址，以下指令从地址 0x0001 开始
JP       INT_START
```

只要你认为代码需要确定放在某一特定地址处，在程序的任何地方都可以用 ORG 伪指令重新定义存放的起始地址，且地址顺序可以任意编排。但要注意的是若干个确定起始地址的代码块不能相互重叠，否则编译器会报错，无法得到正确结果。若用可重定位方式开发指令

● \$

\$符号表示获取当前指令的地址值。

你可以在写程序时给一条指令前加上一个标号，然后直接引用该标而得到此程序字的地址。如果你的程序经常需要用到指令的当前地址或附近的地址值，这样的标号就需要写很多且不能重复。用“\$”运算符让汇编器替你计算当前指令所处的位置将有效地减轻你的这份工作量。

如例：

```
JP    $+1    ;跳转到下一条地址
```

这条语句表示跳转到下一个地址，它跟 NOP 的区别是 NOP 需要 1 个指令周期，而 它需要 2 个指令周期。

在一个标号后加上“\$H”或“\$L”来获取该标号的高位或低位，如：

```
LDIA    TABLE_SEG$H
LD       ADDH,A
LDIA    TABLE_SEG$L
LD       ADDL,A
```

以上程序中，TABLE_SEG 为一个标号，程序运行结果是把 TABLE_SEG 所表示的地址高位赋给 ADDH 寄存器，低位地址赋给 ADDL 寄存器。

5.2 指令表

助记符	操 作	指令周期	标 志
控制类-4			
NOP	空操作	1	None
OPTION	装载 OPTION 寄存器	1	None
STOP	进入休眠模式	1	TO,PD
CLRWDT	清零看门狗计数器	1	TO,PD
数据传送-4			
LD [R],A	将 ACC 内容传送到 R	1	NONE
LD A,[R]	将 R 内容传送到 ACC	1	Z
TESTZ R	将数据存储器内容传给数据存储器	1	Z
LDIA i	立即数 i 送给 ACC	1	NONE
逻辑运算-16			
CLRA	清零 ACC	1	Z
SET [R]	置位数据存储器 R	1	NONE
CLR [R]	清零数据存储器 R	1	Z
ORA [R]	R 与 ACC 内容做“或”运算, 结果存入 ACC	1	Z
ORR [R]	R 与 ACC 内容做“或”运算, 结果存入 R	1	Z
ANDA [R]	R 与 ACC 内容做“与”运算, 结果存入 ACC	1	Z
ANDR [R]	R 与 ACC 内容做“与”运算, 结果存入 R	1	Z
XORA [R]	R 与 ACC 内容做“异或”运算, 结果存入 ACC	1	Z
XORR [R]	R 与 ACC 内容做“异或”运算, 结果存入 R	1	Z
SWAPA [R]	R 寄存器内容的高低半字节转换, 结果存入 ACC	1	NONE
SWAPR [R]	R 寄存器内容的高低半字节转换, 结果存入 R	1	NONE
COMA [R]	R 寄存器内容取反, 结果存入 ACC	1	Z
COMR [R]	R 寄存器内容取反, 结果存入 R	1	Z
XORIA i	ACC 与立即数 i 做“异或”运算, 结果存入 ACC	1	Z
ANDIA i	ACC 与立即数 i 做“与”运算, 结果存入 ACC	1	Z
ORIA i	ACC 与立即数 i 做“或”运算, 结果存入 ACC	1	Z
移位操作, 8			
RRCA [R]	数据存储器带进位循环右移一位, 结果存入 ACC	1	C
RRCR [R]	数据存储器带进位循环右移一位, 结果存入 R	1	C
RLCA [R]	数据存储器带进位循环左移一位, 结果存入 ACC	1	C
RLCR [R]	数据存储器带进位循环左移一位, 结果存入 R	1	C
RLA [R]	数据存储器不带进位循环左移一位, 结果存入 ACC	1	NONE
RLR [R]	数据存储器不带进位循环左移一位, 结果存入 R	1	NONE
RRA [R]	数据存储器不带进位循环右移一位, 结果存入 ACC	1	NONE
RRR [R]	数据存储器不带进位循环右移一位, 结果存入 R	1	NONE
递增递减, 4			
INCA [R]	递增数据存储器 R, 结果放入 ACC	1	Z
INCR [R]	递增数据存储器 R, 结果放入 R	1	Z

DECA [R]	递减数据存储器 R，结果放入 ACC	1	Z
DECR [R]	递减数据存储器 R，结果放入 R	1	Z
位操作， 2			
CLRB [R],b	将数据存储器 R 中某位清零	1	NONE
SETB [R],b	将数据存储器 R 中某位置一	1	NONE
查表， 2			
TABLE [R]	读取 FLASH 内容结果放入 TABLE_DATAH 与 R	2	NONE
TABLEA	读取 FLASH 内容结果放入 TABLE_DATAH 与 ACC	2	NONE
数学运算， 16			
ADDA [R]	ACC+[R]→ACC	1	C,DC,Z,OV
ADDR [R]	ACC+[R]→R	1	C,DC,Z,OV
ADDCA [R]	ACC+[R]+C→ACC	1	Z,C,DC,OV
ADDCR [R]	ACC+[R]+C→R	1	Z,C,DC,OV
ADDIA i	ACC+i→ACC	1	Z,C,DC,OV
SUBA [R]	[R]-ACC→ACC	1	C,DC,Z,OV
SUBR [R]	[R]-ACC→R	1	C,DC,Z,OV
SUBCA [R]	[R]-ACC-C→ACC	1	Z,C,DC,OV
SUBCR [R]	[R]-ACC-C→R	1	Z,C,DC,OV
SUBIA i	i-ACC→ACC	1	Z,C,DC,OV
HSUBA [R]	ACC-[R]→ACC	1	Z,C,DC,OV
HSUBR [R]	ACC-[R]→R	1	Z,C,DC,OV
HSUBCA [R]	ACC-[R]- \overline{C} →ACC	1	Z,C,DC,OV
HSUBCR [R]	ACC-[R]- \overline{C} →R	1	Z,C,DC,OV
HSUBIA i	ACC-i→ACC	1	Z,C,DC,OV
无条件转移， 5			
RET	从子程序返回	2	NONE
RET i	从子程序返回，并将立即数 I 存入 ACC	2	NONE
RETI	从中断返回	2	NONE
CALL ADD	子程序调用	2	NONE
JP ADD	无条件跳转	2	NONE
条件转移， 8			
SZB [R],b	如果数据存储器 R 的 b 位为“0”，则跳过下一条指令	1 or 2	NONE
SNZB [R],b	如果数据存储器 R 的 b 位为“1”，则跳过下一条指令	1 or 2	NONE
SZA [R]	数据存储器 R 送至 ACC，若内容为“0”，则跳过下一条指令	1 or 2	NONE
SZR [R]	数据存储器 R 内容为“0”，则跳过下一条指令	1 or 2	NONE
SZINCA [R]	数据存储器 R 加“1”，结果放入 ACC，若结果为“0”，则跳过下一条指令	1 or 2	NONE
SZINCR [R]	数据存储器 R 加“1”，结果放入 R，若结果为“0”，则跳过下一条指令	1 or 2	NONE
SZDECA [R]	数据存储器 R 减“1”，结果放入 ACC，若结果为“0”，则跳过下一条指令	1 or 2	NONE
SZDECR [R]	数据存储器 R 减“1”，结果放入 R，若结果为“0”，则跳过下一条指令	1 or 2	NONE